

Elektronika analogowa i cyfrowa

Kolokwium 1

1. Zaimplementuj i wykonaj symulację bramki NAND przy pomocy odpowiednich funkcji logicznych VHDL
2. Zaimplementuj i wykonaj symulację bramki NAND przez połączenie dwóch bramek AND i NOT. Bramki AND i NOT muszą być osobnymi układami w VHDL.
3. Zaimplementuj i wykonaj symulację układu realizującego następującą funkcję logiczną: $A \text{ OR } (\text{NOT } A)$ przez połączenie bramek OR i NOT (które muszą być osobnymi układami VHDL).
4. Zaimplementuj i wykonaj symulację układu realizującego następującą funkcję logiczną: $(A \text{ NAND } B) \text{ NAND } (A \text{ NAND } B)$. Bramki NAND muszą być połączeniem bramek AND i NOT. Bramki AND i NOT muszą być osobnymi układami w VHDL.
Dodatkowe 0,5 pkt za identyfikację co to jest za układ.
5. Zaimplementuj i wykonaj symulację poniższego układu
Dodatkowe 0,5 pkt za słowny opis co robi ten układ

