

# Elektronika analogowa i cyfrowa

## Zestaw zadań nr 6

Układ pamięci 256 B

Zaprojektuj i przeprowadź symulację poniższego układu:

### **We/wy:**

- 8-bitowe wejście adresowe A
- 8-bitowe wejście/wyjście danych D
- 1-bitowe wejście – flaga zapisu W

### **Działanie układu:**

W zależności od stanu wejścia W:

- Jeżeli wejście W ma stan „1” w wewnętrznej komórce pamięci układu o adresie A ma zostać zapisany stan wejścia D
- Jeżeli wejście W ma stan „0” na wyjście D ma zostać podany aktualny stan wewnętrznej komórki pamięci o adresie A